

Rec'd PCT/STO 24 JAN 2005  
PCT/JP03/10014

日本国特許庁  
JAPAN PATENT OFFICE

06.08.03

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日  
Date of Application:

2002年 8月 6日

出願番号  
Application Number:

特願2002-228187

[ST. 10/C]: [JP2002-228187]

出願人  
Applicant(s):

REC'D 26 SEP 2003

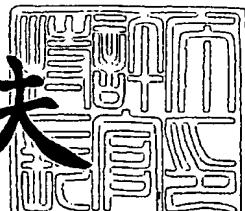
WIPO PCT

PRIORITY DOCUMENT  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(a) OR (b)

特許庁長官  
Commissioner,  
Japan Patent Office

2003年 9月 11日

今井康夫



Best Available Copy

【書類名】 特許願  
【整理番号】 0290228403  
【提出日】 平成14年 8月 6日  
【あて先】 特許庁長官 殿  
【国際特許分類】 H04L 27/22  
H04L 27/38

## 【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社  
内

【氏名】 小澤 美穂

## 【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

## 【代理人】

【識別番号】 100086298

## 【弁理士】

【氏名又は名称】 船橋 國則

【電話番号】 046-228-9850

## 【手数料の表示】

【予納台帳番号】 007364

【納付金額】 21,000円

## 【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9904452

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ゲインコントロールアンプ、受信回路および無線通信装置

【特許請求の範囲】

【請求項 1】 ゲインコントロール電圧によってゲインコントロールが行われる互いに縦続接続された複数の差動アンプ段と、

前記複数の差動アンプ段の各々に対応して設けられ、各差動アンプ段の出力DCのセンター値を一定に保つ複数のコモンフィードバック回路と、

前記複数の差動アンプ段の最終段の出力側と初段の入力側との間に設けられ、前記ゲインコントロール電圧に応じてDC帰還量を変化させるDCフィードバック回路と

を備えたことを特徴とするゲインコントロールアンプ。

【請求項 2】 前記複数の差動アンプ段の各々は、前記ゲインコントロール電圧に応じてゲインが変化する差動増幅器と、前記ゲインコントロール電圧に応じて電流値が変化する第1の電流源および前記差動増幅器の負荷側と電源との間に接続され、前記第1の電流源とカレントミラーを構成する第2の電流源を含むギルバートセル回路とを有する

ことを特徴とする請求項1記載のゲインコントロールアンプ。

【請求項 3】 前記複数のコモンフィードバック回路の各々は、所定の基準電圧に対する前記複数の差動アンプ段の各正相出力の差分を出力する第1の差分回路と、前記基準電圧に対する前記複数の差動アンプ段の各逆相出力の差分を出力する第2の差分回路と、前記第1、第2の差分回路の各差分出力を加算する加算器とを有し、前記加算器の加算出力によって前記複数の差動アンプ段の各出力段を構成する電流源の電流値をコントロールする

ことを特徴とする請求項1記載のゲインコントロールアンプ。

【請求項 4】 前記DCフィードバック回路は、前記複数の差動アンプ段の最終段の出力電圧を検出する検出回路と、前記ゲインコントロール電圧に応じたゲインで前記検出回路の出力を増幅する可変ゲインアンプとを有し、前記可変ゲインアンプの出力を前記複数の差動アンプ段の初段の入力に加算する

ことを特徴とする請求項1記載のゲインコントロールアンプ。

【請求項 5】 受信信号を周波数変換して得られる信号の振幅を調整するゲインコントロールアンプを備え、

前記ゲインコントロールアンプが、

ゲインコントロール電圧によってゲインコントロールが行われる互いに継続接続された複数の差動アンプ段と、

前記複数の差動アンプ段の各々に対応して設けられ、各差動アンプ段の出力D Cのセンター値を一定に保つ複数のコモンフィードバック回路と、

前記複数の差動アンプ段の最終段の出力側と初段の入力側との間に設けられ、前記ゲインコントロール電圧に応じてDC帰還量を変化させるDCフィードバック回路とを有する

ことを特徴とする受信回路。

【請求項 6】 アンテナと、

前記アンテナで受信された高周波信号の周波数変換を行う周波数変換手段と、

前記周波数変換手段で周波数変換された信号の振幅を調整するゲインコントロールアンプとを備え、

前記ゲインコントロールアンプが、

ゲインコントロール電圧によってゲインコントロールが行われる互いに継続接続された複数の差動アンプ段と、

前記複数の差動アンプ段の各々に対応して設けられ、各差動アンプ段の出力D Cのセンター値を一定に保つ複数のコモンフィードバック回路と、

前記複数の差動アンプ段の最終段の出力側と初段の入力側との間に設けられ、前記ゲインコントロール電圧に応じてDC帰還量を変化させるDCフィードバック回路とを有する

ことを特徴とする無線通信装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、ゲインコントロールアンプ、受信回路および無線通信装置に関し、特にDCオフセットをキャンセルする機能を持つゲインコントロールアンプ、当

該ゲインコントロールアンプを用いた受信回路および当該受信回路を搭載した携帯電話に代表される無線通信装置に関する。

### 【0002】

#### 【従来の技術】

無線通信システムにおける受信方式は、受信した高周波信号を中間周波信号に周波数変換して処理するスーパー・ヘテロダイン方式と、受信した高周波信号を直接ベースバンド信号に周波数変換して処理するダイレクトコンバージョン方式とに大別される。これらの受信方式のうち、ダイレクトコンバージョン方式の受信機（以下、ダイレクトコンバージョン受信機と記す）は、スーパー・ヘテロダイン方式の受信機に比較して、IF（中間周波）段が不要な分だけ外付け部品が少ないため低コストであり、また回路構成が比較的簡易であるためマルチバンド、マルチモード受信機などに適している。これらの理由から、最近、多くの無線通信システムにダイレクトコンバージョン受信機が用いられている。

### 【0003】

ダイレクトコンバージョン受信機では、受信した高周波信号の周波数を  $f_{RF}$ 、当該高周波信号をベースバンド信号に周波数変換するためにミキサー（混合器）に与えられるローカル信号の周波数を  $f_{LO}$  とすると、 $f_{RF} = f_{LO}$  であるため、ミキサーの出力信号はDCからとなる。したがって、ベースバンド信号の振幅調整のためにミキサーの後段に設けられるゲインコントロールアンプ（GCA）にはDC成分も入力される。

### 【0004】

無線通信装置、特に携帯電話では、受信信号の信号レベルが例えば一百数dBm程度と非常に微小であり、この微小な信号レベルをゲインコントロールアンプによって一十数dBm程度の信号レベルに増幅する必要がある。したがって、ゲインコントロールアンプとしては、1段構成では対応できなく、一般的に多段接続の構成となっており、その最大ゲインは60dB程度ある。この多段接続のゲインコントロールアンプにおいて、その入力段でのDCオフセットおよび各段で発生するDCオフセットがそのまま後段に伝わった場合、当該ゲインコントロールアンプのダイナミックレンジを越えてしまうことになる。このため、ゲインコ

ントロールアンプにおけるDCオフセットのキャンセルは重要な課題である。

### 【0005】

ゲインコントロールアンプのDCオフセットをキャンセルする回路としては、例えば、無信号時におけるDCオフセット電圧を検出し、その検出結果で補正をかける構成のものが知られている（例えば、特開平2000-216836号公報参照）。具体的には、電源が投入された直後所定期間に亘ってゲインコントロールアンプの増幅率を制御して直交検波器への無入力状態を発生させ、この無入力状態が続いている間における復調器への入力を平均化し、復調器におけるDCオフセット調整量を決定するというものである。

### 【0006】

#### 【発明が解決しようとする課題】

上述した従来技術では、例えば携帯電話のGSM(Global Systems for Mobile Communications)方式のように、無信号状態が存在するシステムの場合には、その無信号期間を利用してその都度DCオフセットに対して補正をかけることが可能であるが、W(Wide-band)-CDMA(Code Division Multiple Access)のように、連続的に受信動作を行うシステムの場合には、無信号期間を利用したDCオフセットキャンセルを行うことができない。しかも、温度等の動作条件によるDCオフセットの変化については補正することができない。

### 【0007】

本発明は、上記課題に鑑みてなされたものであり、その目的とするところは、連続的に受信動作を行うシステムにも対応できるとともに、温度等の動作条件によるDCオフセットの変化についても補正可能なゲインコントロールアンプ、当該ゲインコントロールアンプを用いた受信回路および当該受信回路を搭載した無線通信装置を提供することにある。

### 【0008】

#### 【課題を解決するための手段】

本発明によるゲインコントロールアンプは、ゲインコントロール電圧によってゲインコントロールが行われる互いに継続接続された複数の差動アンプ段と、前記複数の差動アンプ段の各々に対応して設けられ、各差動アンプ段の出力DCの

センター値を一定に保つ複数のコモンフィードバック回路と、前記複数の差動アンプ段の最終段の出力側と初段の入力側との間に設けられ、前記ゲインコントロール電圧に応じてDC帰還量を変化させるDCフィードバック回路とを備えた構成となっている。このゲインコントロールアンプは、受信回路において、受信信号を周波数変換して得られる信号の振幅を調整するゲインコントロールアンプとして用いられる。また、当該ゲインコントロールアンプを用いた受信回路は、携帯電話に代表される無線通信装置に搭載されて用いられる。

#### 【0009】

上記構成のゲインコントロールアンプ、当該ゲインコントロールアンプを用いた受信回路または当該受信回路を搭載した無線通信装置において、複数のコモンフィードバック回路により、複数の差動アンプ段の各々の出力DCのセンター値を一定に保つフィードバック制御が行われることで、電源電圧変動に起因する出力DC変動がキャンセルされる。また、DCフィードバック回路により、ゲインコントロール電圧に応じてDC帰還量の制御が行われることで、ゲインコントロールアンプのゲインが高いときにおいても系の安定性が保たれる。

#### 【0010】

##### 【発明の実施の形態】

以下、本発明の実施の形態について図面を参照して詳細に説明する。図1は、本発明の一実施形態に係るゲインコントロールアンプの構成例を示すブロック図である。

#### 【0011】

図1から明らかなように、本実施形態に係るゲインコントロールアンプは、多段接続、例えば3段の差動アンプ段（以下、GCA段と記す）11～13が縦続接続されており、入力段に設けられたオフセットキャンセル回路14と、出力段に設けられた出力バッファ15と、GCA段11～13の各々に対応して設けられたコモンフィードバック回路16～18と、最終段のGCA段13の出力端と入力段のオフセットキャンセル回路14との間に設けられたDCフィードバック回路19とを有する構成となっている。

#### 【0012】

3段のGCA段11～13の各々には、外部から入力されるゲインコントロール電圧VGに対して、各段に対応したオフセット電圧△V1, △V2, △V3を付与することによって得られるゲインコントロール電圧V1～V3が与えられ、これらゲインコントロール電圧V1～V3によってGCA段11～13の各ゲインが制御される。このGCA段11～13の具体的な構成およびその作用について以下に説明する。

#### 【0013】

3段のGCA段11～13の構成の一例を図2に示す。本例に係るGCA段11～13は、ギルバートセルを用いた差動増幅器等によって構成されている。GCA段11～13の各々の構成は全く同じであることから、ここでは、初段のGCA段11の構成を例に挙げて説明するものとする。

#### 【0014】

差動増幅器21は、互いに逆相の入力信号IN, INXをそれぞれベース入力とするトランジスタ対Q11, Q12と、これらトランジスタ対Q11, Q12の各エミッタ間に接続された抵抗R11と、トランジスタ対Q11, Q12の各エミッタとグランドとの間に接続された定電流源I11, I12と、トランジスタQ11のコレクタに各エミッタが共通に接続されたトランジスタ対Q13, Q14と、トランジスタQ12のコレクタに各エミッタが共通に接続されたトランジスタ対Q15, Q16とを有する構成となっている。

#### 【0015】

この差動増幅器21において、トランジスタQ13, Q16の各ベースに先述したゲインコントロール電圧V1が、トランジスタQ14, Q15の各ベースにゲインコントロール電圧V1と逆相のゲインコントロール電圧V1Xがそれぞれ与えられる。そして、ゲインコントロール電圧V1, V1XによってGCA段11のゲインがコントロールされる。このとき、このゲインコントロールによって出力DCが変動する。ギルバートセル回路22は、このDC変動をキャンセルする作用を行う。

#### 【0016】

ギルバートセル回路22は、エミッタが共通に接続され、ゲインコントロール

電圧V1, V1Xをベース入力とするトランジスタ対Q17, Q18と、このトランジスタ対Q17, Q18の各エミッタ共通接続点とグランドとの間に接続された定電流源I13と、トランジスタ対Q17, Q18の各コレクタと電源VCCとの間に接続された定電流源I14, I15と、トランジスタ対Q13, Q14の各コレクタと電源VCCとの間に接続され、定電流源I14, I15とそれぞれカレントミラーを構成する定電流源I16, I17と、トランジスタ対Q15, Q16の各コレクタと電源VCCとの間に接続され、定電流源I15, I14とそれぞれカレントミラーを構成する定電流源I18, I19とを有する構成となっている。

### 【0017】

このギルバートセル回路22において、ゲインコントロール電圧V1, V1Xに応じて定電流源I14, I15（第1の電流源）の各電流値が変化する。これにより、定電流源I14, I15とカレントミラーを構成する定電流源I16, I17および定電流源I18, I19（第2の電流源）の各電流値が変化し、DCオフセットキャンセル電流がコントロールされる。その結果、電源電圧VCCに依存することなく、差動増幅器21のゲインコントロールによる出力DCの変動をキャンセルすることができる。

### 【0018】

再び図1において、コモンフィードバック回路16～18は、GCA段11～13の各々に対して出力DCのセンター値を一定に保つ作用をなす。このコモンフィードバック回路16～18の具体的な構成およびその作用について以下に説明する。コモンフィードバック回路16～18の各々の構成は全く同じであることから、ここでは、コモンフィードバック回路16の構成を例に挙げて説明するものとする。

### 【0019】

コモンフィードバック回路16の構成の一例を図3に示す。同図から明らかのように、コモンフィードバック回路16は、2つの差分回路31, 32、基準電圧源33、加算器34およびバッファアンプ35を有する構成となっている。差分回路31, 32としては例えば差動増幅器が用いられる。差分回路31は、G

C A 段 1 1 の正相出力 G C A O U T を非反転（+）入力、基準電圧源 3 3 から与えられる基準電圧 V r e f を反転（-）入力とし、基準電圧 V r e f に対する正相出力 G C A O U T の差分を出力する。

#### 【0020】

差分回路 3 2 は、G C A 段 1 1 の逆相出力 G C A O U T X を反転入力、基準電圧 V r e f を非反転入力とし、基準電圧 V r e f に対する逆相出力 G C A O U T X の差分を出力する。差分回路 3 1, 3 2 の各差分出力は、加算器 3 4 で加算され、バッファアンプ 3 5 を介してコモンコントロール電圧 V c m 1 として G C A 段 1 1 に与えられる。

#### 【0021】

図 3 には、G C A 段 1 1 の出力段部分のみの構成を示している。この出力段部分は、例えば、エミッタフォロワのトランジスタ Q 2 1, Q 2 2 と、これらトランジスタ Q 2 1, Q 2 2 の各エミッタに各一端が接続された抵抗 R 2 1, R 2 2 と、これら抵抗 R 2 1, R 2 2 の各他端とグランドとの間に接続されたバイアス電流源 I 2 1, I 2 2 とを有する構成となっている。

#### 【0022】

このG C A 段 1 1 の出力段部分において、バイアス電流源 I 2 1, I 2 2 の各電流値がコモンフィードバック回路 1 6 から与えられるコモンコントロール電圧 V c m 1、即ち基準電圧 V r e f に対する正相出力 G C A O U T の差分と逆相出力 G C A O U T X の差分とを加算して得られる信号によってコントロールされることで、出力 D C のセンター値が一定に保たれることになる。このようなコモンフィードバック回路 1 6 によるフィードバック制御により、電源電圧 V C C の変動に起因する出力 D C 変動をキャンセルすることができる。

#### 【0023】

さらに、電源電圧 V C C の変動だけでなく、G C A 段 1 1 で発生した D C 成分もキャンセルすることができる。すなわち、図 2 に示したギルバートセルを用いた差動増幅器からなる G C A 段 1 1 において、その電流出力を電源依存のないバイアス電流源 I 2 1, I 2 2 で抵抗 R 2 1, R 2 2 を介して受けることにより、G C A 段 1 1 で発生した D C 成分をキャンセルすることができる。

**【0024】**

再び図1において、DCフィードバック回路19は、最終段のGCA段13の出力側と初段のGCA段11の入力側との間に設けられ、外部から与えられるゲインコントロール電圧VGによってDC帰還量を変化させる作用をなす。このDCフィードバック回路19の構成の一例を図4に示す。本例に係るDCフィードバック回路19は、最終段のGCA段13の出力電圧OUT, OUTXを検出する検出回路、例えばコンダクタンス回路（以下、gmアンプと記す）41、DCカット用コンデンサC1、可変ゲインアンプ（VGA）42および係数回路43を有する構成となっている。

**【0025】**

gmアンプ41は電圧-電流変換回路であり、最終段のGCA段13の出力電圧OUT, OUTXを検出し、この電圧を電流に変換する。コンデンサC1は、可変ゲインアンプ42の入力端間に接続され、gmアンプ41の出力に対してDCカットを行う。可変ゲインアンプ42は、DCカットされたgmアンプ41の出力を増幅してフィードバック電圧Vfb, VfbXとして、入力段のオフセットキャンセル回路14に与える。係数回路43は、外部から与えられるゲインコントロール電圧VGに係数aを乗じて、可変ゲインアンプ42にそのゲインコントロール電圧a\*VGとして与える。

**【0026】**

なお、初段のGCA11の入力側に設けられたオフセットキャンセル回路14は、2つの加算器44, 45からなり、加算器44で入力信号INに正相のフィードバック電圧Vfbを加算し、加算器45で入力信号INXに逆相のフィードバック電圧VfbXを加算することで、オフセットキャンセルを行う構成となっている。

**【0027】**

上記構成のDCフィードバック回路19において、ゲインコントロール電圧a\*VGによる可変ゲインアンプ42のゲインコントロールがないときを考える。本実施形態に係るゲインコントロールアンプのゲインをG、gmアンプ41のコンダクタンスをgm、可変ゲインアンプ42のゲインをA、コンデンサC1の容

量をCとすると、DCフィードバック回路19のカットオフ周波数 $\omega_0$ は、

$$\omega_0 = (G * g_m * A) / C \quad \dots \dots (1)$$

で表される。(1)式から明らかのように、DCフィードバック回路19のカットオフ周波数 $\omega_0$ は、ゲインコントロールアンプのゲインGに比例する。

### 【0028】

携帯電話に代表される無線端末では一般的に、ゲインコントロール範囲は数十dBと広い。よって、ゲインが最小のときと最大のときとでは、DCフィードバック回路19のカットオフ周波数 $\omega_0$ がゲイン最小のときに対して何十倍～何百倍もの範囲で変化する。コンデンサC1として、外付けの大きな容量を使用すれば、充分にカットオフ周波数 $\omega_0$ を低くすることができる。

### 【0029】

しかし、ICに集積化するために、コンデンサC1を小さな容量で実現しようとした場合には、高ゲインのときのカットオフ周波数 $\omega_0$ が高くなってしまう。また、前述したように、無線端末のゲインコントロールアンプはゲインが高いため、高ゲインのときフィードバック系のゲインが高くなり、系が不安定になってしまう懸念がある。

### 【0030】

そこで、本実施形態に係るゲインコントロールアンプにおいては、図4に示すように、外部から与えられるゲインコントロール電圧VGを用い、可変ゲインアンプ42のゲインA、即ちDCフィードバック回路19の帰還ゲインを変化させる構成を探っている。このとき、DCフィードバック回路19のカットオフ周波数 $\omega_0'$ は、

$$\omega_0' = G * g_m * A * a * VG \quad \dots \dots (2)$$

で表される。ここで、ゲインコントロールアンプのゲインGは、ゲインコントロール電圧VGに比例する。

### 【0031】

この構成を探ることにより、ゲインコントロールアンプのゲインGが、ゲインコントロール電圧VGによってコントロールされていることから、DCフィードバック回路19のカットオフ周波数 $\omega_0'$ の変化幅を狭くすることができる。換

言すれば、ゲインコントロールアンプのゲインGが大きく変化しても、DCフィードバック回路19のカットオフ周波数 $\omega_0'$ の変化が小さい。つまり、高ゲイン時のカットオフ周波数 $\omega_0'$ を下げることができる。したがって、小さな容量でDCフィードバックをかけることが可能であるため、ICに集積化が容易になる。逆に、低ゲイン時には、カットオフ周波数 $\omega_0'$ が低くなりすぎることがなくなるので、低ゲイン時においても、系の応答スピードが遅くならない。

#### 【0032】

上記構成の本実施形態に係るゲインコントロールアンプにおいては、動作状態では常に、DCフィードバック回路19によるDC帰還がかかることになるが、GCA段11～13での出力DCのコントロール、コモンフィードバック回路16～18による電源電圧変動に起因する出力DC変動のキャンセル、DCフィードバック回路19によるDC帰還量のコントロールにより、常にDC帰還をかけても安定した系が得られる。これは、携帯電話のW-CDMAシステムなど、信号を切れ間なく受信する、即ち連続的に受信動作を行うシステムに有効であることを意味している。

#### 【0033】

また、コモンフィードバック回路16～18の作用により、電源電圧変動だけでなく、各GCA段11～13で発生したDC成分についてもキャンセルすることができるため、温度等の動作条件によるDCオフセットの変化についても補正を行うことができる。

#### 【0034】

##### [適用例]

以上説明した本実施形態に係るゲインコントロールアンプは、無線通信装置、例えば携帯電話などで用いられるダイレクトコンバージョン受信機の受信回路に用いて好適なものである。図5は、ダイレクトコンバージョン受信機における要部の構成の一例を示すブロック図である。

#### 【0035】

図5において、アンテナ51で受信された高周波信号は、バンドパスフィルタ52および低雑音増幅器53を経由してミキサー54i, 54qに各一方の入力

として与えられる。ミキサー 54 i には他方の入力として、ローカル発振器 55 から出力されるローカル信号が、 $90^\circ$  移相器 56 で  $90^\circ$  移相されて供給される。ミキサー 54 q には他方の入力として、ローカル発振器 55 から出力されるローカル信号が直接供給される。ローカル信号の周波数  $f_{RF}$  と高周波信号の周波数  $f_{L0}$  とは同一周波数に設定されている。

#### 【0036】

ミキサー 54 i は、入力される高周波信号に対して位相差  $90^\circ$  のローカル信号を混合することによってベースバンド（0 Hz）の同相成分 I（以下、I 信号と記す）を得る。ミキサー 54 q は、入力される高周波信号に対して位相差  $0^\circ$  のローカル信号を混合することによってベースバンドの直交成分 Q（以下、Q 信号と記す）を得る。I, Q 信号は、アナログローパスフィルタ（以下、アナログ LPF と記す）57 i, 57 q に供給される。

#### 【0037】

アナログ LPF 57 i, 57 q は、受信された信号から希望帯域（希望チャネル）の信号のみを取り出す役割を有している。アナログ LPF 57 i, 57 q で取り出された希望帯域の信号は、アナログゲインコントロールアンプ 58 i, 58 q で振幅が調整された後、AGC (Automatic Gain Control) 部 59 に直接供給され、さらに A/D (アナログ/デジタル) 変換器 60 i, 60 q でデジタル信号に変換されてデジタル部 61 に供給される。

#### 【0038】

デジタル部 61 は、A/D 変換器 60 i, 60 q の後方に順に接続されたデジタルローパスフィルタ、例えば FIR (Finite Impulse Response; 有限長インパルス応答) フィルタ 62 i, 62 q およびデジタルゲインコントロールアンプ 63 i, 63 q と、デジタル受信信号を復調する復調部 64 とを有する構成となっている。そして、アナログ LPF 57 i, 57 q と FIR フィルタ 62 i, 62 q とのそれぞれの組み合わせで、チャネルセレクトのために必要な遮断特性を得ている。

#### 【0039】

希望受信チャネルに隣接するチャネルに干渉となる信号が存在する場合、アナ

ログLPF57i, 57qの遮断特性が不十分であるために、A/D変換器60i, 60qの入力信号には隣接チャネル信号が残っている。したがって、FIRフィルタ62i, 62qでその隣接チャネル信号を所望のレベルまで落とす。そして、復調部64の入力信号レベルが最適かつ安定になるように、アナログゲインコントロールアンプ58i, 58qのゲインコントロールに加えて、デジタルゲインコントロールアンプ63i, 63qのゲインコントロールを行うようにしている。

#### 【0040】

アナログゲインコントロールアンプ58i, 58qおよびデジタルゲインコントロールアンプ63i, 63qの各ゲインコントロールは、AGC部59によって行われる。AGC部59は、アナログゲインコントロールアンプ58i, 58qのゲインコントロールを行うアナログAGCループと、デジタルゲインコントロールアンプ63i, 63qのゲインコントロールを行うデジタルAGCループとから構成されている。

#### 【0041】

アナログAGCループは、アナログゲインコントロールアンプ58i, 58qの出力信号をレベル検波する検波回路71と、その検波レベルをデジタル信号に変換するA/D変換器72と、このA/D変換器72の出力信号を基に適正なゲイン値を設定する制御ロジック回路73と、この制御ロジック回路73から出力されるゲインデータをアナログ信号に変換するD/A（デジタル/アナログ）変換器74と、このD/A変換器74の出力信号に応じたゲインコントロール電圧VGによってアナログゲインコントロールアンプ58i, 58qのゲインをコントロールする利得制御回路75とから形成され、フィードバック制御にてゲインコントロールを行う構成となっている。

#### 【0042】

デジタルAGCループは、FIRフィルタ62i, 62qの出力信号、即ちデジタルゲインコントロールアンプ63i, 63qの入力信号の信号強度を検出する電力検出回路76と、この電力検出回路76の検出値を基に適正なゲイン値を設定する制御ロジック回路73と、この制御ロジック回路73から出力されるゲ

インデータに応じてデジタルゲインコントロールアンプ63i, 63qのゲインをコントロールする利得制御回路77とから形成され、フィードフォワード制御にてゲインコントロールを行う構成となっている。

#### 【0043】

上記構成のダイレクトコンバージョン受信機において、ベースバンド用の受信回路におけるアナログゲインコントロールアンプ58i, 58qとして、先述した実施形態に係るゲインコントロールアンプが用いられる。このダイレクトコンバージョン受信機では、先述したように、 $f_{RF} = f_{L0}$ であるため、ミキサー54i, 54qの出力信号はDCからとなり、ミキサー54i, 54qの後段のゲインコントロールアンプ58i, 58qにはDC成分も入力されるため、このDCオフセットをキャンセルする必要がある。

#### 【0044】

そこで、先述した実施形態に係るゲインコントロールアンプをアナログゲインコントロールアンプ58i, 58qとして用いることで、電源電圧変動や温度等の動作条件に影響されず、またゲインコントロール電圧VGによらず、一定の出力DCを得ることができ、しかも信号を切れ間なく受信する、即ち連続的に受信動作を行うシステム、例えば携帯電話のW-CDMAシステム等に有効なものとなる。

#### 【0045】

なお、本適用例では、ダイレクトコンバージョン受信機に適用した場合を例に挙げて説明したが、本発明はこの適用例に限られるものではなく、受信した高周波信号を低IF（中間周波数）に周波数変換して処理する低IF方式の受信機にも同様に適用可能である。

#### 【0046】

##### 【発明の効果】

以上説明したように、本発明によれば、複数の差動アンプ段が継続接続されるゲインコントロールアンプにおいて、複数の差動アンプ段の各々に対応して設けられたコモンフィードバック回路によって各差動アンプ段の出力DCのセンター値を一定に保つとともに、複数の差動アンプ段の最終段の出力側と初段の入

力側との間に設けられたDCフィードバック回路によってゲインコントロール電圧VGに応じてDC帰還量を変化させることにより、電源電圧変動や温度等の動作条件に影響されず、またゲインコントロール電圧によらず、一定の出力DCを得ることができ、しかも連続的に受信動作を行うシステムにも対応可能となる。

【図面の簡単な説明】

【図1】

本発明の一実施形態に係るゲインコントロールアンプの構成例を示すブロック図である。

【図2】

GCA段の構成の一例を示す回路図である。

【図3】

コモンフィードバック回路の構成の一例を示すブロック図である。

【図4】

DCフィードバック回路の構成の一例を示すブロック図である。

【図5】

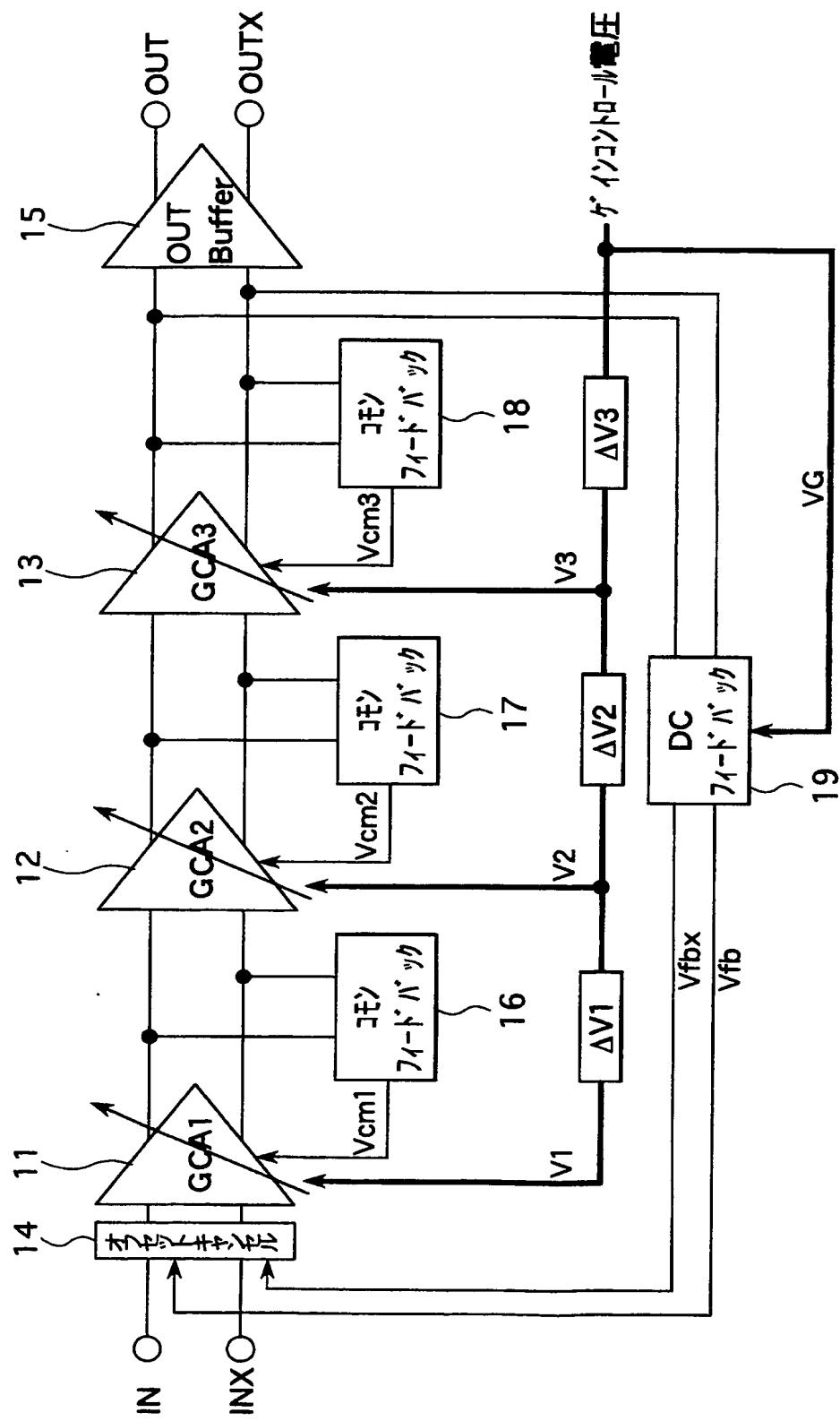
ダイレクトコンバージョン受信機における要部の構成の一例を示すブロック図である。

【符号の説明】

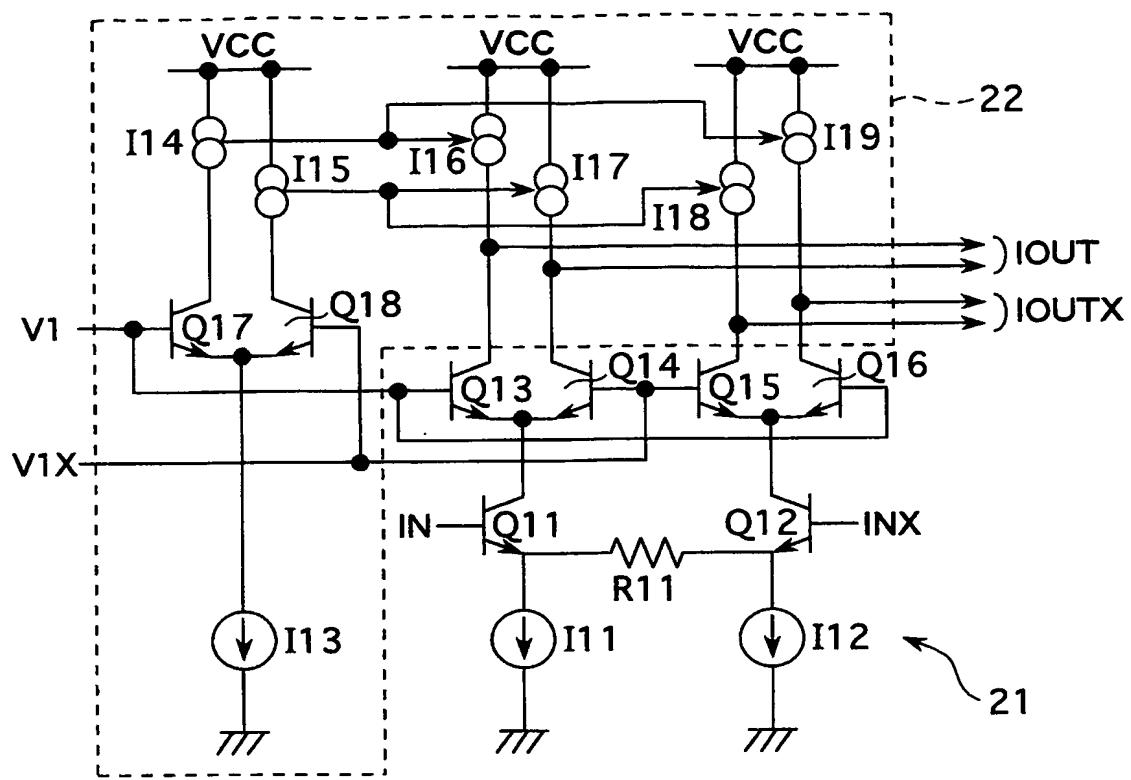
11～13…GCA段、14…オフセットキャンセル回路、16～18…コモンフィードバック回路、19…DCフィードバック回路、21…差動増幅器、22…ギルバートセル回路、31, 32…差分回路、41…gmアンプ、42…可変ゲインアンプ

【書類名】 図面

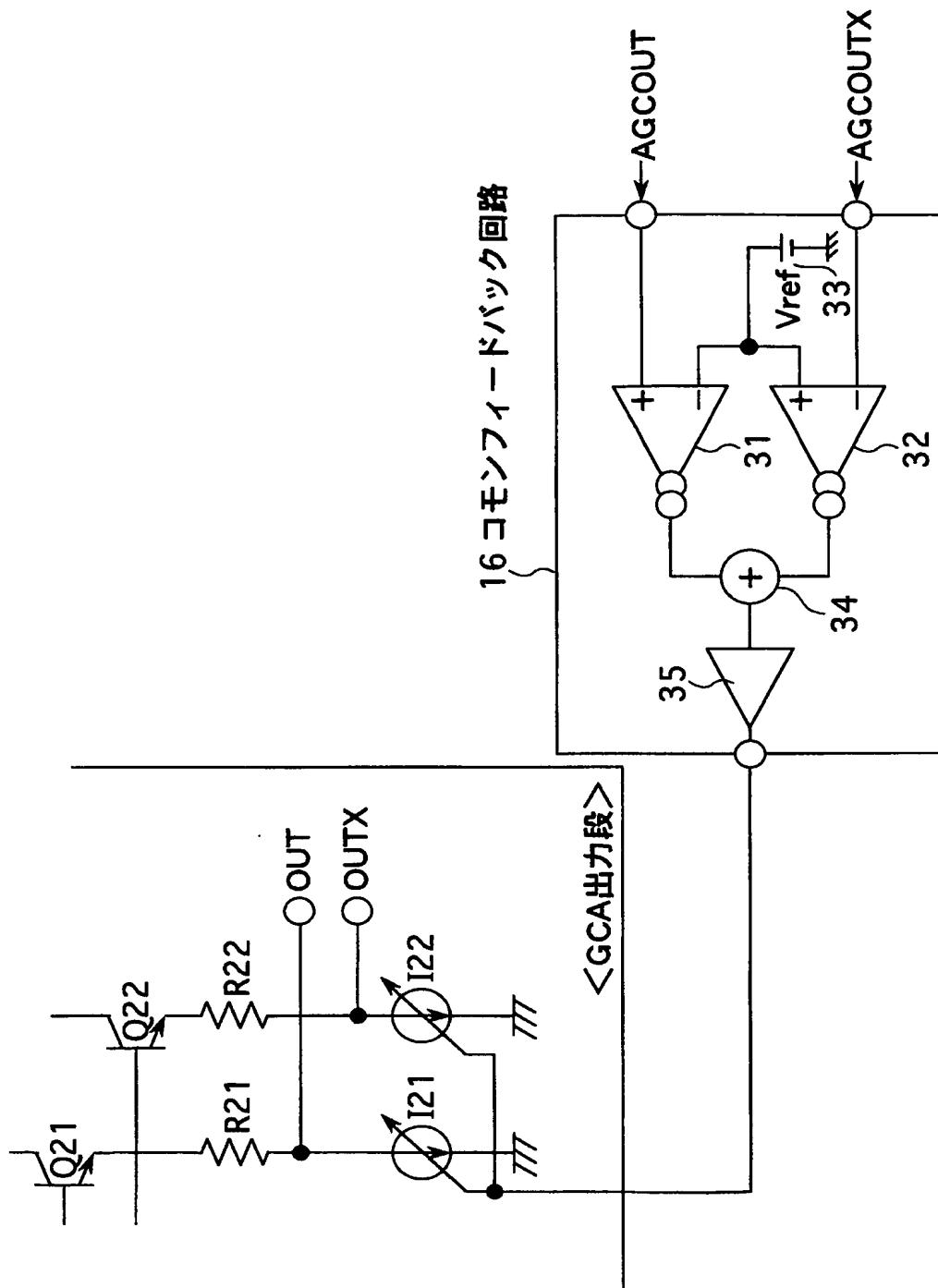
【図 1】



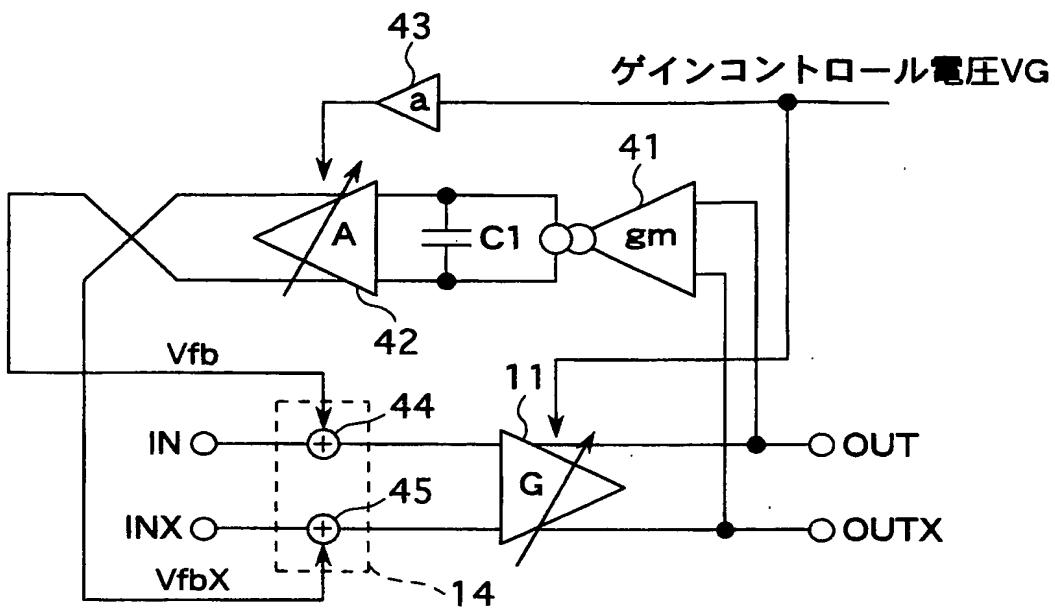
【図2】



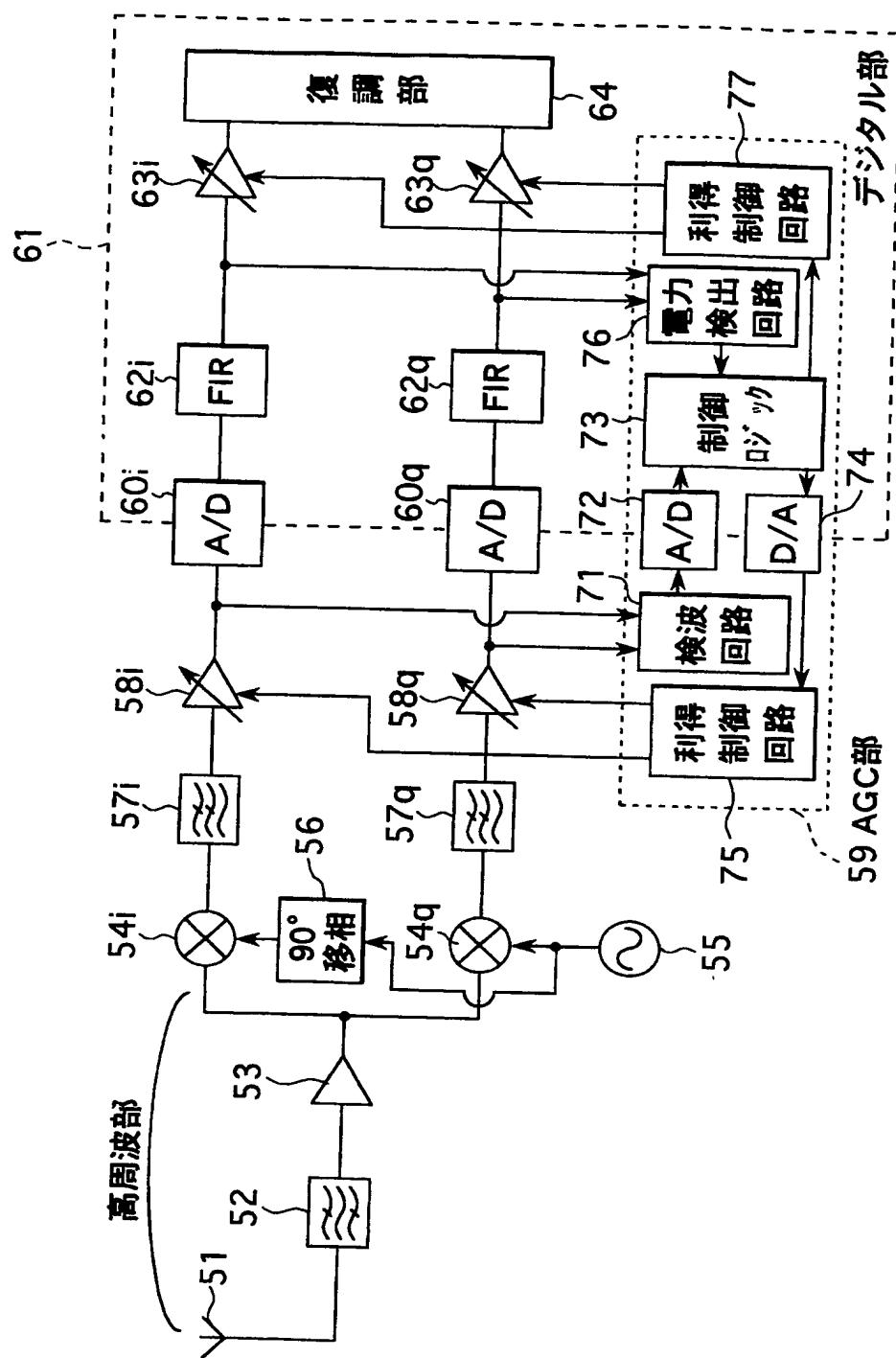
【図3】



【図4】



【図5】



【書類名】 要約書

【要約】

【課題】 無信号時におけるDCオフセット電圧を検出し、その検出結果で補正をかける方式は、W-C DMAのように連続的に受信動作を行うシステムには不向きである。

【解決手段】 例えば3個のGCA段11～13が継続接続されてなるゲインコントロールアンプにおいて、GCA段11～13の各々に対応して設けられたコモンフィードバック回路16～18によって各GCA段11～13の出力DCのセンター値を一定に保つとともに、GCA段11～13の最終段の出力側と初段の入力側との間に設けられたDCフィードバック回路19によってゲインコントロール電圧VGに応じてDC帰還量を変化させるようにする。

【選択図】 図1

特願2002-228187

出願人履歴情報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住所 東京都品川区北品川6丁目7番35号

氏名 ソニー株式会社

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER: \_\_\_\_\_**

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**